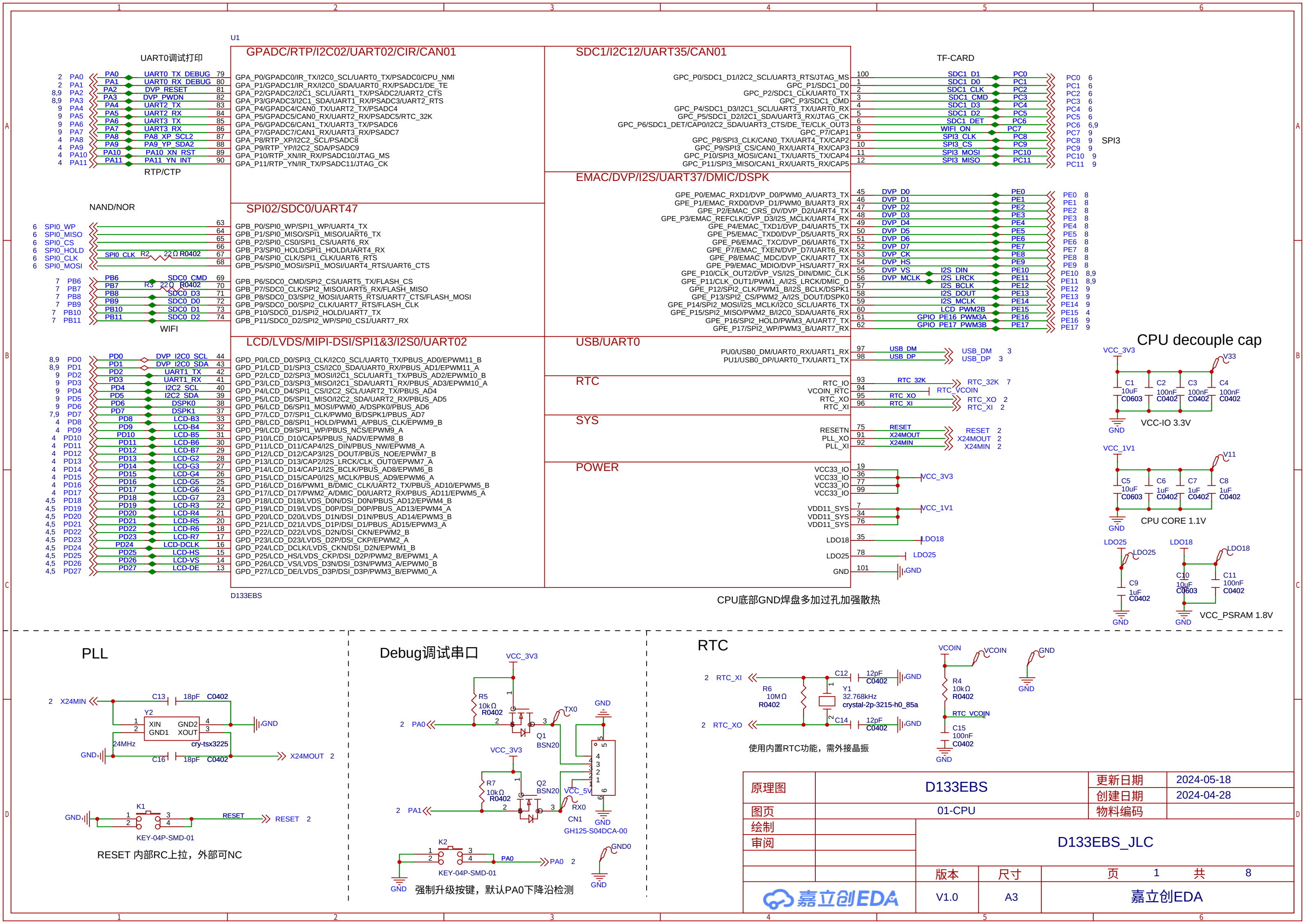
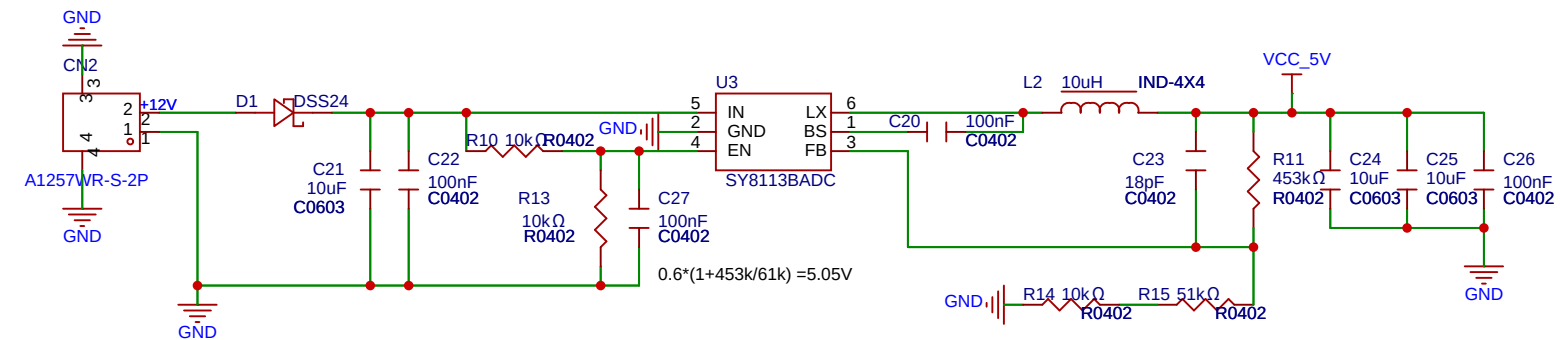
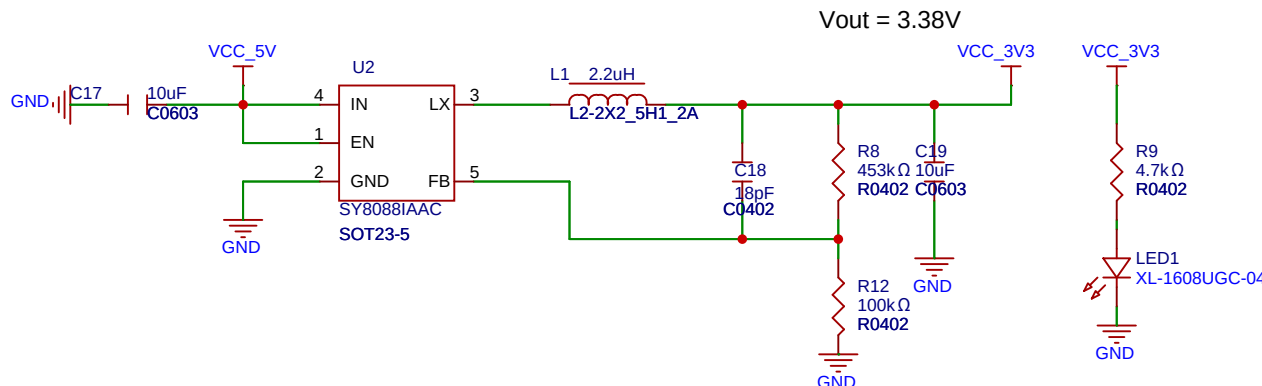




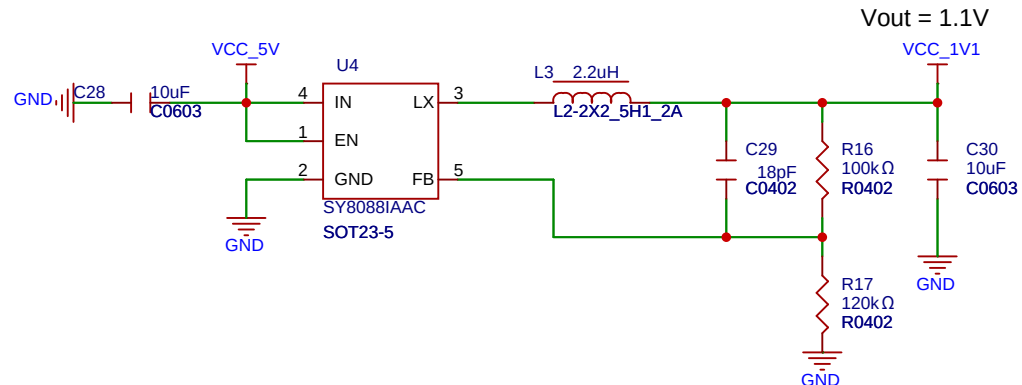
VCC 5-18V 宽压DCIN转5V



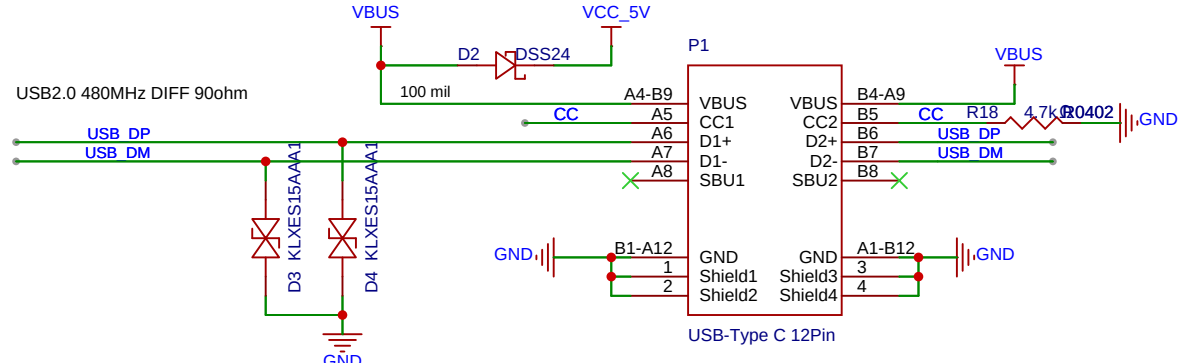
3.3V for VCC-IO



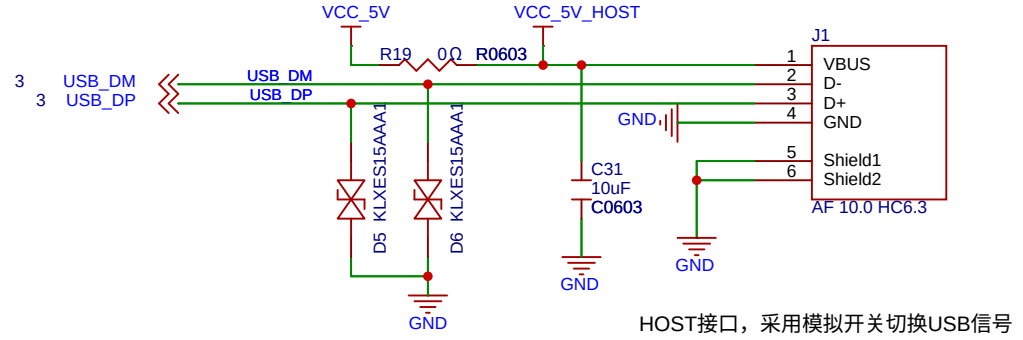
1.1V for VCC-SYS



USB DEVICE



USB HOST



HOST接口，采用模拟开关切换USB信号

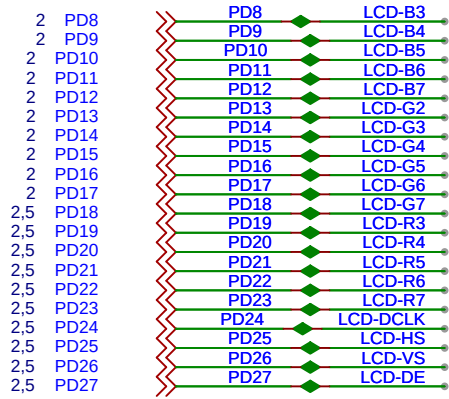
原理图	D133EBS			更新日期	2024-05-08
				创建日期	2024-04-28
图页	02-USB/POWER			物料编码	
绘制		D133EBS_JLC			
审阅					
		版本	尺寸	页	2 共 8
		V1.0	A3	嘉立创EDA	

注释：LVDS五组差分对可互换，
NP可互换

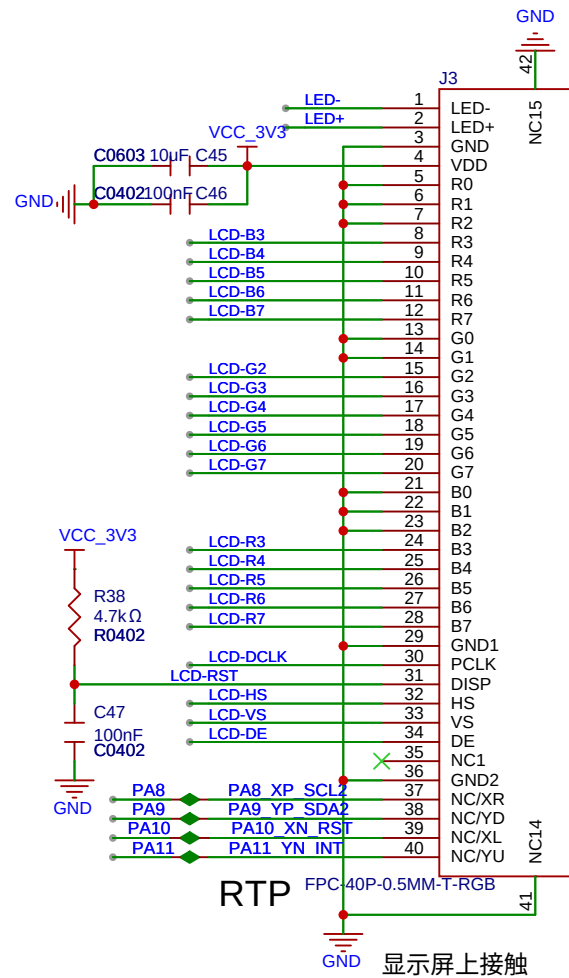


RGB565

注释：1、R/G/B可整组互换
2、未使用端口可用做IO或其他功能



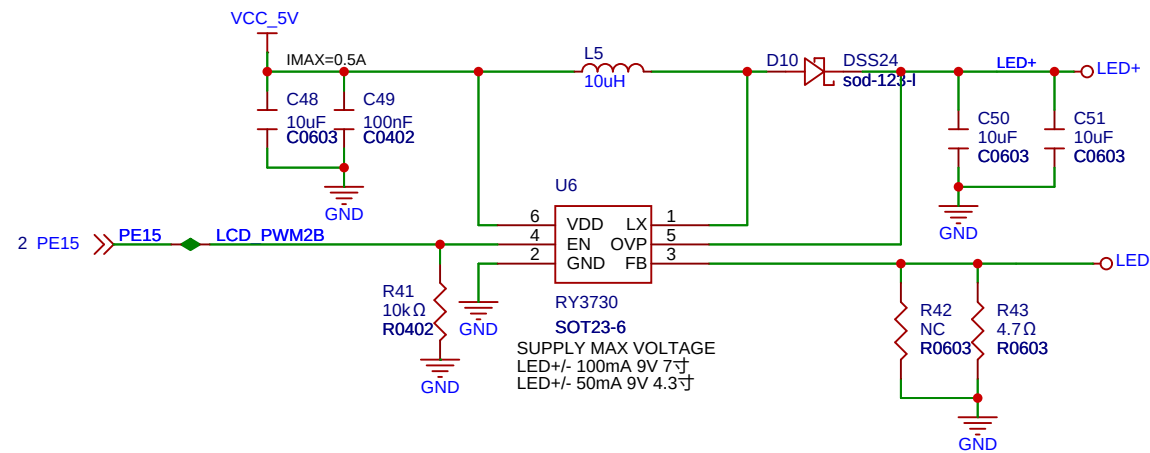
RGB565



RTP

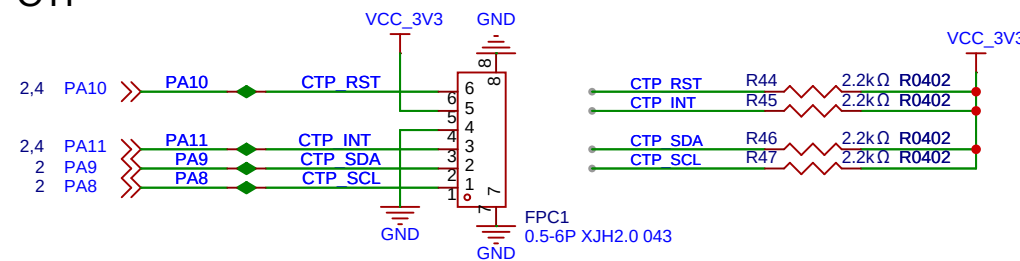
显示屏上接触

LCD BACKLIGHT

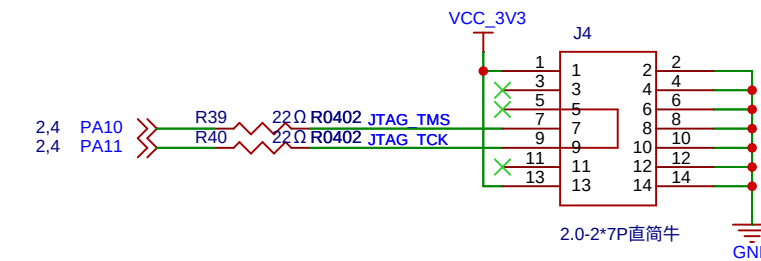


- 1、根据实际使用屏需求更换电阻调整背光电流
- 2、背光若需要调亮度，LCD_PWM需接PWM通道
- 3、背光若只需控制亮灭，LCD_PWM可接任意GPIO

CTP



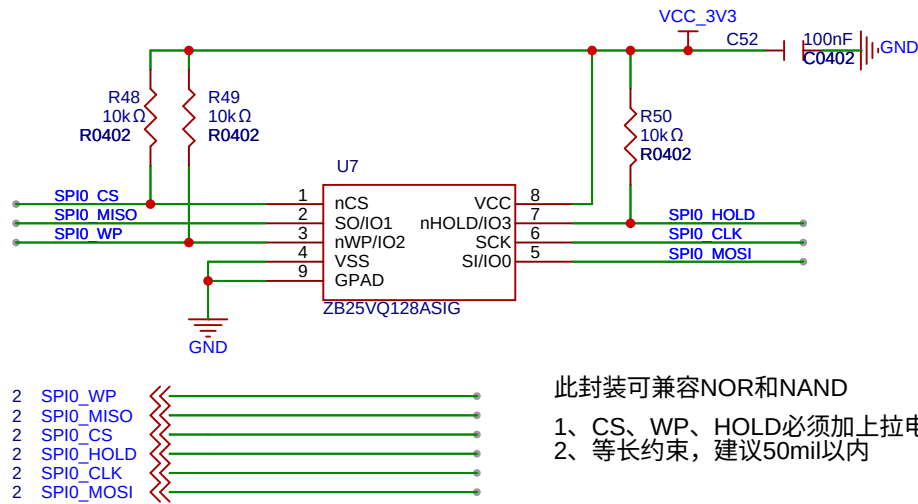
JTAG(Optional NC)



- 1、两线JTAG，单步调试用，非必须
- 2、使用JTAG功能，需在配置里开启关闭CTP、开启JTAG，并拔掉触摸排线

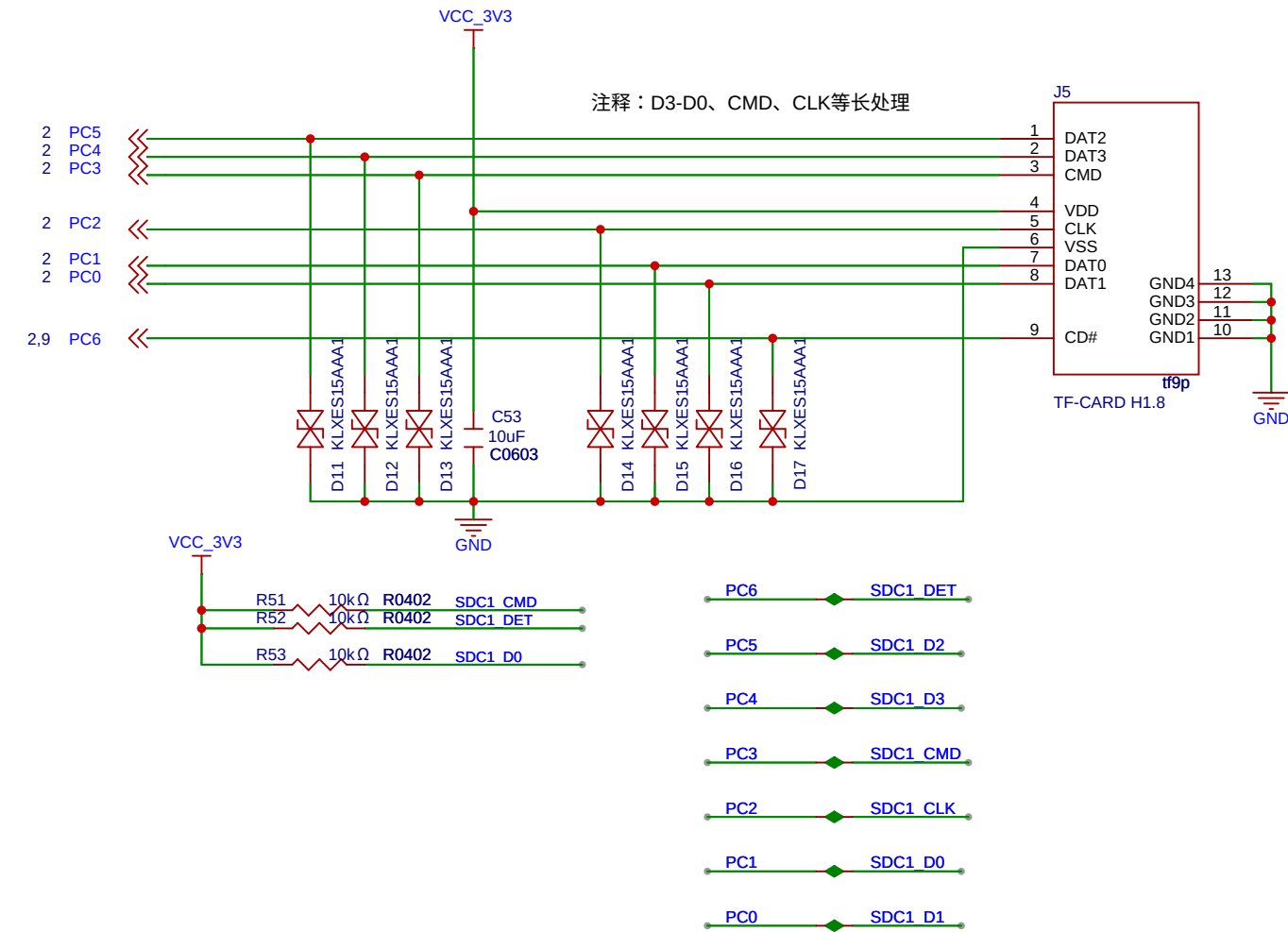
原理图	D133EBS			更新日期	2024-05-08
				创建日期	2024-04-28
图页	03-RGB			物料编码	
绘制		D133EBS_JLC			
审阅					
		版本	尺寸	页	4 共 8
		V1.0	A3	嘉立创EDA	

NOR (QSPI0)



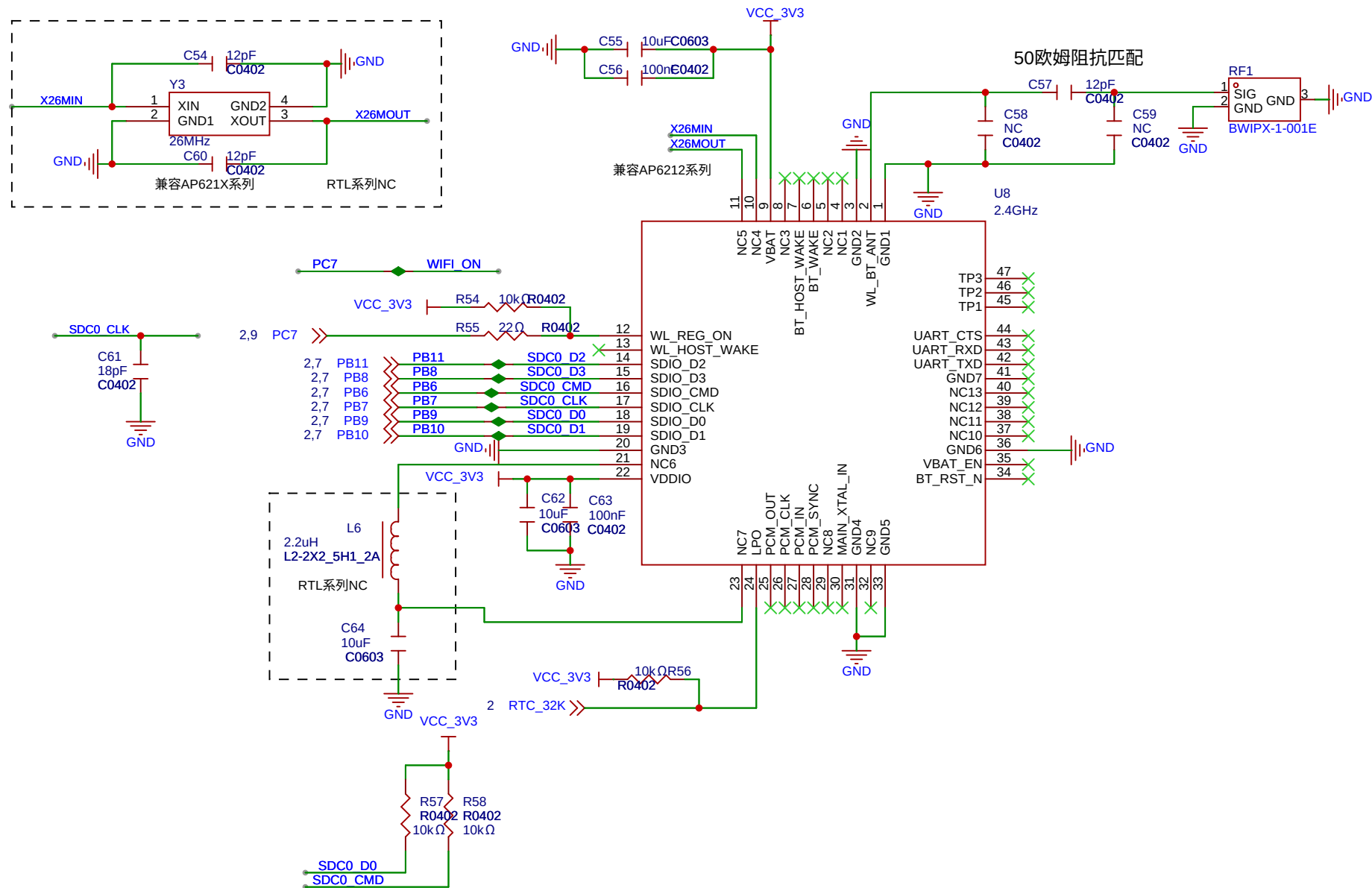
此封装可兼容NOR和NAND
1、CS、WP、HOLD必须加上拉电阻
2、等长约束，建议50mil以内

TF-CARD (SDC1)



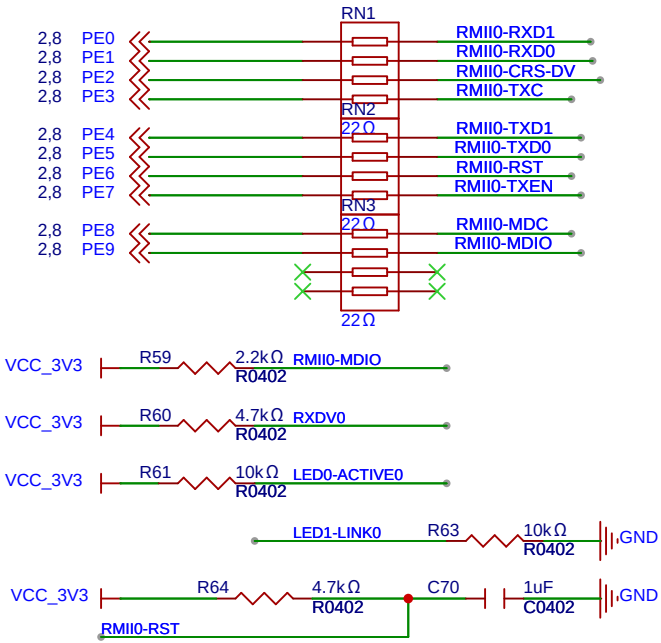
原理图	D133EBS			更新日期	2024-05-11
				创建日期	2024-04-28
图页	04-FLASH/TF-CARD			物料编码	
绘制		D133EBS_JLC			
审阅					
		版本	尺寸	页	5 共 8
		V1.0	A3	嘉立创EDA	

WIFI(SDC0)



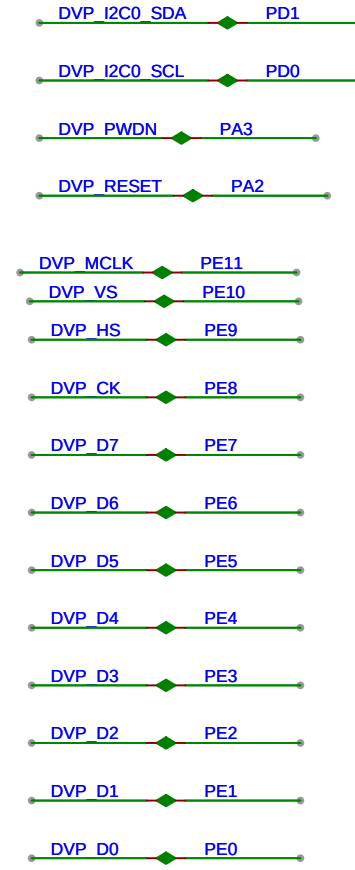
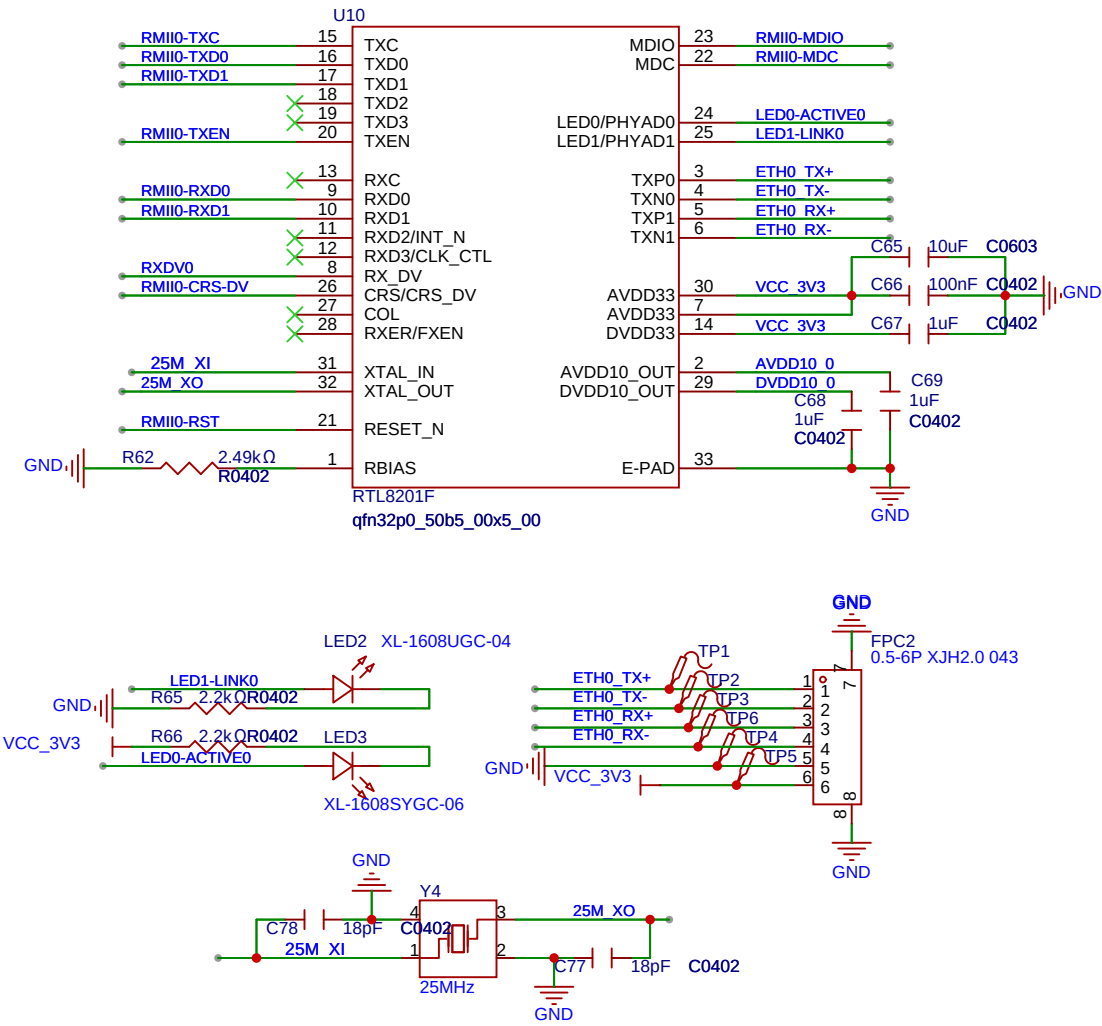
原理图	D133EBS			更新日期	2024-05-18
				创建日期	2024-04-28
图页	06-WIFI			物料编码	
绘制		D133EBS_JLC			
审阅					
		版本	尺寸	页	6 共 8
		V1.0	A3	嘉立创EDA	

EMAC-100M

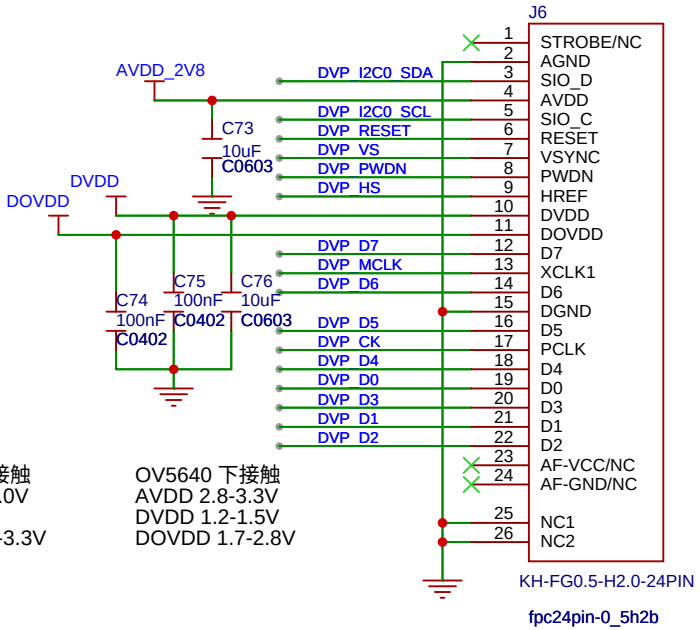
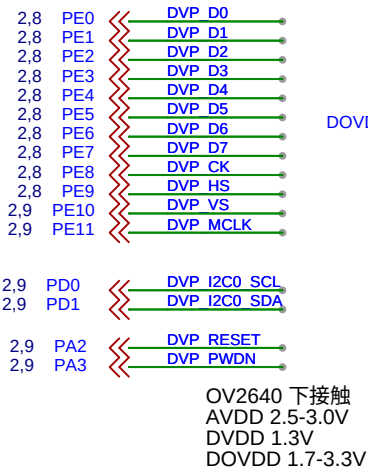
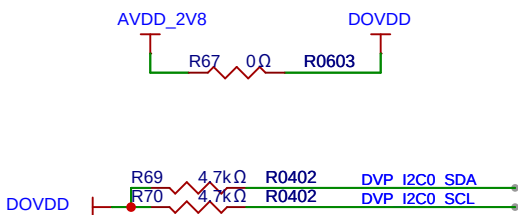
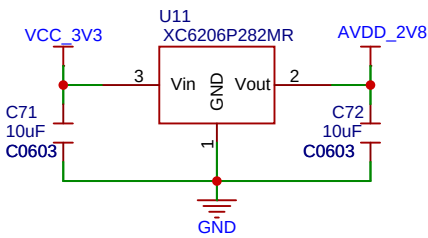


	Pull high	Pull down
RXDV	RMIi mode	MII mode
RXD3(内部PD)	TXC input	TXC output
RXD1(内部PD)	WOL mode	LED mode

PHY-ADDR	LED1-LINK	LED0-ACTIVE
addr = 5' d1	Pull down	Pull high

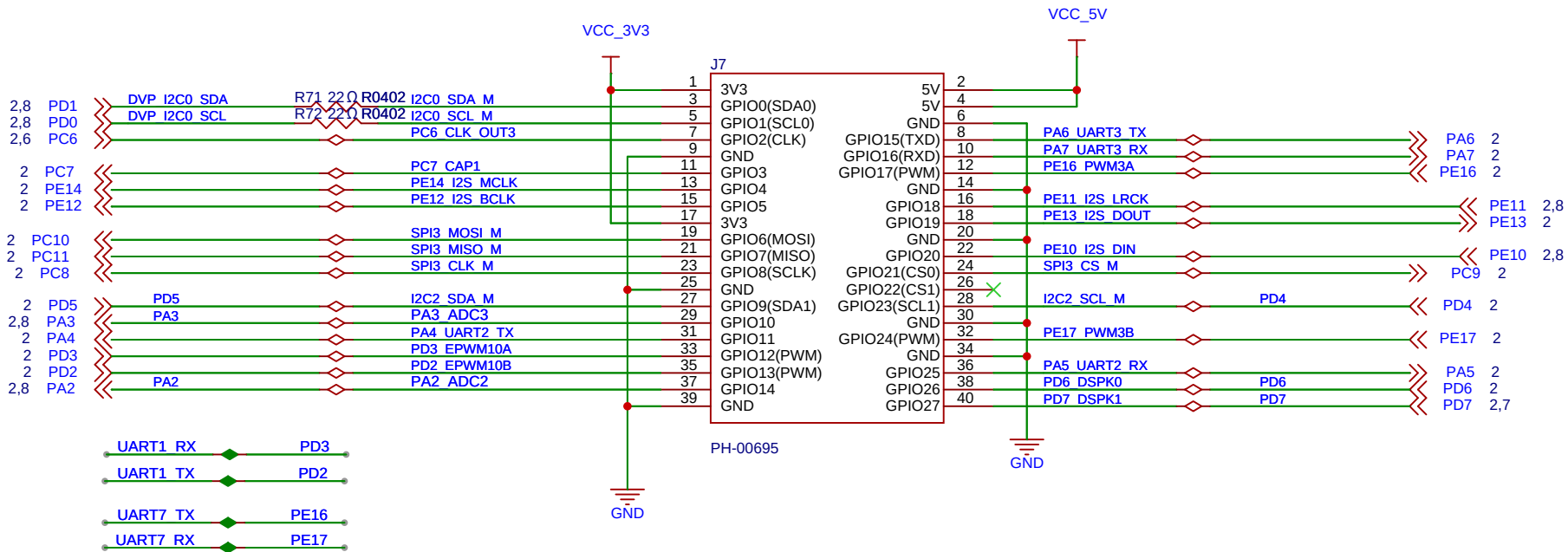


DVP CAMERA

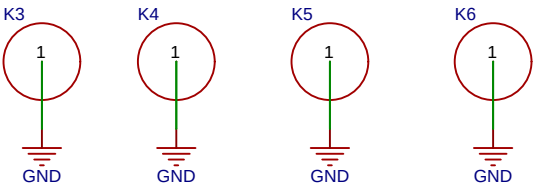


原理图	D133EBS			更新日期	2024-05-18
				创建日期	2024-04-28
图页	07-EMAC-100M/DVP			物料编码	
绘制		D133EBS_JLC			
审阅					
		版本	尺寸	页	7 共 8
		V1.0	A3	嘉立创EDA	

GPIO-40



螺丝孔



原理图	D133EBS		更新日期	2024-05-13
			创建日期	2024-04-28
图页	08-GPIO-40		物料编码	
绘制		D133EBS_JLC		
审阅				
		版本	尺寸	页 8 共 8
嘉立创EDA		V1.0	A3	嘉立创EDA